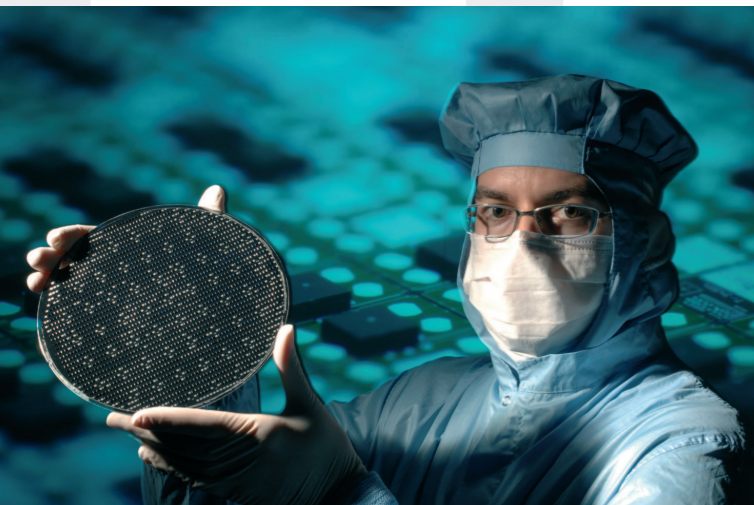


microsys Berlin 2009 - in Kooperation mit dem MikroSystemTechnik Kongress 2009 des VDE und des BMBF

microsys Berlin 2009 - in Cooperation with the VDE/BMBF Microsystems Technology Congress 2009

Messe und Kongress
12. – 14. Oktober 2009
Fair and Congress
October, 12 – 14, 2009



Chip to Wafer 3D Integration
© Fraunhofer IZM

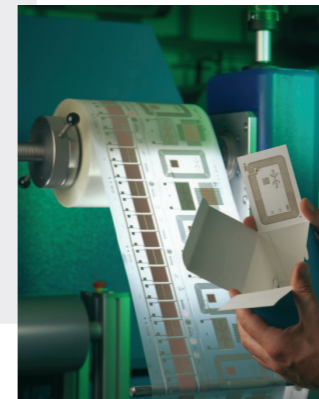
Die Themengebiete des MikroSystemTechnik Kongress 2009 und der microsys Berlin 2009. Es gibt einen gemeinsamen call for paper.

The topics of the Microsystems Technology Congress 2009 and the microsys Berlin 2009. There is a common call for papers.

Arbeitsgebiete/ Topical Areas

- Sensoren und Systeme für mechanische und physikalische Größen/ *Sensors and Systems for Mechanical and Physical Quantities*
- Sensoren und Systeme für chemische Größen/ *Sensors and Systems for Chemical Quantities*
- Medizinische und biologische Sensoren und Microsystems/ *Medical and Biological Sensors and Microsystems*
- Mikrofluidik/ *Micro-Fluidics*
- Materialien und Technologien (Herstellung sowie AVT)/ *Materials and Technologies (Manufacture and AVT)*
- Theorie und Entwurfsmethoden/ *Theory and Design Methods*
- Mikroaktoren/ *Micro-Actuators*
- RF MEMS, Resonatoren, Oszillatoren/ *RF MEMS, Resonators, Oscillators*
- Optische Microsystems/ *Optical Microsystems*
- Nanoskalige Materialien und Technologien/ *Nano-Scale Materials and Technologies*

Rolle zu Rolle Verfahren,
Produktion von RFID-Inlets
© Fraunhofer IZM



Anwendungsbereiche/ Applications

- Automobiltechnik/ *Automotive Technology*
- Medizintechnik/ *Medical Technology*
- Konsumerbereich/ *Consumer Domain*
- Informationstechnik/ *Information Technology*
- Automatisierungstechnik, Produktionstechnik/ *Automation and Production Technology*
- Verfahrenstechnik (Chemie und Pharmazie)/ *Process Engineering (Chemistry and Pharmacology)*
- Energie und Ressourceneffizienz/ *Energy and Resource Efficiency*
- Sicherheitstechnik/ *Safety Technology*
- Luft- und Raumfahrt/ *Aerospace*

Sehr geehrte Kolleginnen und Kollegen,

wir freuen uns außerordentlich, dass wir den VDE - Verband der Elektrotechnik Elektronik Informationstechnik e.V. und das BMBF - Bundesministerium für Bildung und Forschung im Jahr 2009 für eine bedeutende Kooperation gewinnen konnten. Der jährlich stattfindende MikroSystemTechnik Kongress des VDE und des BMBF wird im Jahre 2009 gemeinsam mit der microsys Berlin organisiert. Die Kooperationsveranstaltung in Berlin wird sicher einer der Branchenhöhepunkte im Jahr 2009. Die microsys Berlin wird mit einem speziellem Programmbereich eigene Akzente setzen.

Wir möchten Sie hiermit herzlich einladen, an der Veranstaltung teilzunehmen!

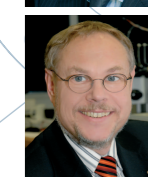
Prof. Dr.-Ing. Dr.-Ing. E.h. Herbert Reichl
Leiter des Fraunhofer-Instituts für Zuverlässigkeit und Mikrointegration (IZM)
Vorsitzender des Programmkomitees



Prof. Dr. Günther Tränkle
Direktor des Ferdinand-Braun-Instituts für Höchstfrequenztechnik (FBH)
Vorsitzender des Ausstellerbeirates



Prof. Dr. Eberhard Stens
Leiter der TSB Adlershof
Veranstalter der microsys Berlin



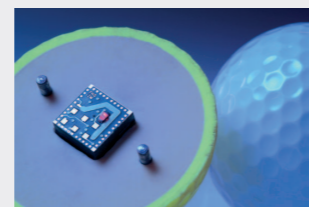
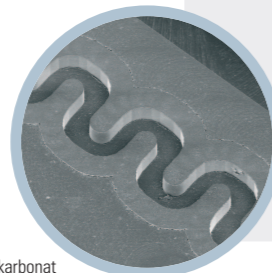
Dear Colleagues,

we are very pleased to report that the VDE Association for Electrical Technology, Electronics and Information Technology as well as the Federal Ministry for Education and Research (BMBF) are collaborating with us this year. The annual VDE/BMBF Microsystems Technology Congress is being organized jointly with the microsys Berlin in 2009. This cooperative event in Berlin will surely be one of the highlights for this branch of industry. The microsys Berlin will set its own priorities in a special part of the program.

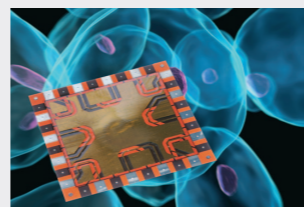
We would like to extend a cordial invitation to you to participate in this event!

www.microsys-berlin.com
www.mikrosystemtechnik-kongress.de

Mikromischer in Polykarbonat
für Bio-Chip-Anwendungen
hergestellt in Heißsprägetechnik
© HZB, Anwenderzentrum für
Mikrotechnik, BESSY II



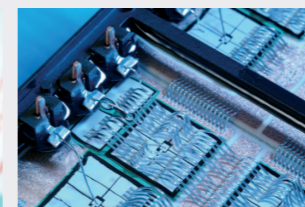
Hochzuverlässiges autarkes
Sensorsystem im Golfball
© Fraunhofer IZM



lab on substrate
© Fraunhofer IZM/ Döring



Intelligentes Lager
© Fraunhofer IZM



Löten und Dickdrahtbonden von
Leistungshalbleitern auf PCB
© Fraunhofer IZM

Die microsys Berlin – eine Berliner Erfolgsgeschichte

Die microsys Berlin hat sich seit 2001 vom regionalen Branchentreffpunkt zu einer international ausgerichteten Plattform für Unternehmen und Forschungseinrichtungen aus der Mikrosystemtechnik entwickelt. In den vergangenen Jahren wurde die microsys in Adlershof veranstaltet. Die Hauptstadtregion Berlin-Brandenburg zählt – gemäß einer Erhebung des IVAM Fachverband für Mikrotechnik – zu den stärksten Regionen in Deutschland für die Entwicklung und Fertigung von Mikrosystemen.

The microsys Berlin – A Berlin Success Story

Since 2001, the microsys Berlin has developed from a regional industry meeting to an internationally oriented platform for companies and research institutions in the area of microsystems technology. In recent years, the event was held in Adlershof. The capital region Berlin/Brandenburg is – according to a survey by the IVAM Association – among the strongest regions in Germany for the development and manufacture of microsystems.



Berlin-Adlershof – in Deutschlands größtem Wissenschafts- und Technologiepark ist die Mikrosystemtechnik einer der Schwerpunkte.
© WISTA-MG - www.adlershof.de

Übersenden Sie mir bitte:
Please send me:

- Ausstellerunterlagen
Exhibitor Information
- Kongressunterlagen
Congress Information

Titel / Name / Vorname
Title / Name / Firstname

Firma / Institution
Company / Institution

Straße
Street

PLZ / Ort
City / ZIP-Code

Telefon
Phone

Fax
Fax

E-Mail
E-mail



Bitte im Fensterkuvert zurücksenden oder per
Fax+49-30-63925173
Please return in an envelope (with window) or via
fax +49-30-63925173

TSB Innovationsagentur Berlin GmbH

Geschäftsstelle Adlershof
Prof. Dr. Eberhard Stens
Rudower Chaussee 29
12489 Berlin
Germany

Veranstalter
Organizers



Veranstaltungsort
Location

Estrel Convention Center
Sonnenallee 225
12057 Berlin

Veranstaltungsdauer
Meeting Duration

Montag, 12. Oktober 2009, 10.00–22.00 Uhr
Dienstag, 13. Oktober 2009, 09.00–17.00 Uhr
Mittwoch, 14. Oktober 2009, 09.00–17.00 Uhr

Projektleitung
Project Leader

TSB Innovationsagentur Berlin GmbH
Geschäftsstelle Adlershof
Prof. Dr. Eberhard Stens
Rudower Chaussee 29
12489 Berlin
Germany

Tel.: +49-30-63925170
Fax: +49-30-63925173
E-Mail: info@microsys-berlin.com
Internet: www.microsys-berlin.com
www.mikrosystemtechnik-kongress.de

Dieses Vorhaben/ Projekt der TSB Innovationsagentur Berlin GmbH wird aus Mitteln der Investitionsbank Berlin gefördert, kofinanziert von der Europäischen Union - Europäischer Fonds für Regionale Entwicklung.

Investition in Ihre Zukunft!



With brokerage event
on 13th Oct. 2009 / contact us for information

microsys Berlin 2009

Messe und Kongress – in Kooperation
mit dem MikroSystemTechnik Kongress 2009
12. – 14. Oktober

Fair and Congress – in Cooperation with the
Microsystems Technology Congress 2009
October, 12 – 14

TSB Adlershof

>> Aktuell erschienen:
**Branchenreport 2008/2009 –
Optische Technologien und Mikrosystemtechnik
in Berlin-Brandenburg.**

Download oder Bestellung der Printausgabe unter
www.tsb-adlershof.de